VTK
VERITY TECHNOLOGY KOREA

cadence
CHANNEL PARTNER

AGENDA / 2026.10.22 THU

VTK DESIGN SEMINAR 2026

Cadence AI부터 회로 · PCB 설계, SI/PI · 3D Simulation까지.
앞으로 바뀔 설계 환경을 하루에 살펴봅니다.

DATE	TIME	VENUE	ENTRY
2026.10.22 목요일	09:30 ~ 17:30 09:30 등록 시작	양재 엘타워 5F 오르체홀	무료 사전등록제 · 150석

01 / MORNING 09:30 ~ 12:00

올해 무엇이 바뀌었는지

09:30 ~ 10:00	REGISTRATION		
10:00 ~ 10:10	Welcome Speech	Verity Technology Korea	김준한
10:10 ~ 10:30	What's New in OrCAD X Capture	Verity Technology Korea	이정희
10:30 ~ 11:00	Design Analyses in Allegro X System Capture & What's New	Verity Technology Korea	전현우
11:00 ~ 11:30	PSpice What's New & Key Feature Highlights	Verity Technology Korea	공연희
11:30 ~ 12:00	What's New in Allegro X PCB Editor & IC Packaging	Verity Technology Korea	박예솔
12:00 ~ 13:30	LUNCH TIME		

02 / AFTERNOON 13:30 ~ 17:30

어디로 가고 있는지

13:30 ~ 14:00	Cadence SDA 솔루션을 통한 AI기반 통합 시스템 설계 및 다중물리 해석	Cadence Korea	도지훈
14:00 ~ 14:30	AuraStack AI Super Agent : From Engineering Intent to Implementation	Cadence Korea	오영주
14:30 ~ 15:10	BREAK TIME		
15:10 ~ 15:40	Clarity / Sigrity Technologies : What's New & Roadmap	Cadence Korea	김성주
15:40 ~ 16:10	PLM 기반 OrCAD Capture CIS Interface 구축 사례	HL Klemove	이수열
16:10 ~ 16:30	Integrity System Planner를 활용한 Package Connectivity Check & Verification	HANA Micron	김수정
16:30 ~ 17:00	Next-Generation 3D-IC Design and Verification Platform	Verity Technology Korea	박용진
17:00 ~ 17:30	기념품 증정 현장 설문에 참여해 주신 분께 드립니다		

* 상기 발표 순서 및 내용은 사정에 따라 변경될 수 있습니다.

Cadence, OrCAD, Allegro, PSpice, Sigrity, Clarity, AuraStack는 Cadence Design Systems, Inc.의 상표입니다.

(주)베리티테크놀로지코리아
(13595) 경기 성남시 분당구 황새울로200번길 36 분당 동부루트빌딩 11층
TEL 02-2057-8815 · verity@veritytech.co.kr · www.veritytech.co.kr